

轉流에너지處理를 考慮한 2 펄스 PWM 콘버터의 動作解析

金 潤 植

Function analysis of Double pulse PWM Converter
considering Treatment of Commutating Energy

Yoon-Sik Kim

- 〈目 次〉
- | | |
|------------------|-------------------------------|
| 1. 序 論 | 5. 回生用 인버터處理能力과 콘덴서
容量의 決定 |
| 2. 主回路 構成과 制御法 | 6. 基本波力率과 高調波 |
| 3. 1/6 周期內의 等價回路 | 7. 結 論 |
| 4. 直流平均電壓 | 8. 參考文獻 |

1. 序 論

超電導 에너지貯藏裝置에 利用되는 電力變換器에는 高効率, 高力率, 大電流容量 및 運轉
信賴性 등이 要求된다. 從來 採用된 自然轉流 thyristor bridge는 超電導코일에의 電力
授受時 無効電力を 低減하는 方法으로써 複數臺의 3相 bridge 를 縱續接續하여, 이것
을 非對稱的으로 制御하는 方式이 使用되어 왔다.

그러나, 轉流餘裕角 및 轉流重複 등의 影響으로 無効電力의 低減에 限界가 있고 變壓器
2次側의 力率이 改善되지 않는 短點이 있다. 이러한 問題點을 改善하고 1臺의 콘버터만
으로도 基本波力率을 항상 1로 維持하면서 有効電力を 調整할 수 있는 콘버터方式으로 自

개의 制御角을 α_1, α_2 라 하면 이버터動作에서는

콘버터動作에서 는

이다

콘덴서蓄積電力의 電源回生은 $1/6$ 周期마다 行하며 그 幅은 δ 이다. 回生期間의 終了는 負荷電流에 依한 thyristor 의 消弧와 同時이므로 다음과 같다.

3. 1/6 周期內의 等價回路

콘버터動作時 및 인버터動作時의 U-V 線間電壓교차점으로부터 1/6 周期의 各 mode 의 等價回路를 圖 4, 圖 5에 圖示한다. 上記의 그림을 比較해 보면 콘버터動作時의 콘덴서電力回生期間과 吸收期間은 인버터動作時의 그것에 對應하므로 콘버터動作과 인버터動作은 對稱的임을 알 수 있다. 圖 3과 같이 U相과 V相의 電壓이 逆轉하는 時刻을 $wt=0$ 로 定하면 e_u, e_v, e_w 는 다음 式으로 주어진다

(단, V 는 相電壓 實效值, m 는 電源周波數)

콘버터動作時에 있어서 $wt = 0$ 로부터 $wt = \pi/3$ 까지의 1/6 周期는 다음과 같이 6개의 mode로 나누어진다. 以下 相電流를 i_u , i_v , i_w , V相으로부터 본 U相의 電壓을 e_{uv} , 直流電流를 I_d , 直流電壓을 e_d , 平均콘서서電壓을 E_c , 콘서서電流를 i_c , 電源누

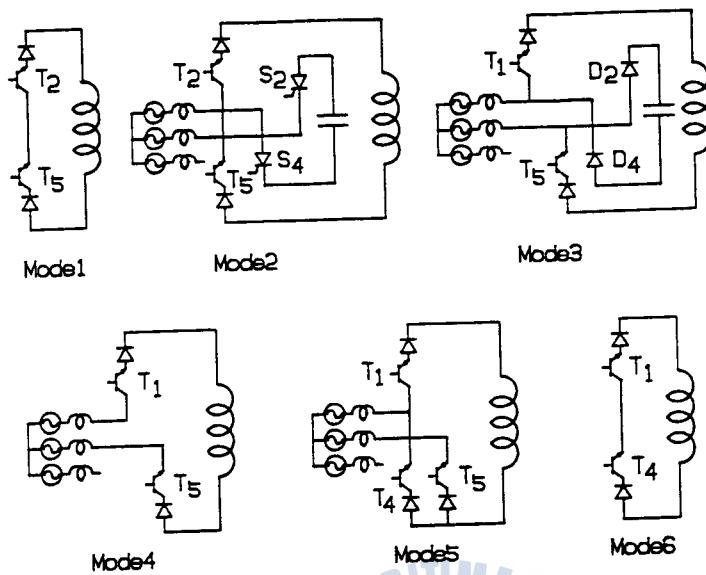


圖 4. 1/6 周期內의 각 모ード의 等價回路 (콘버터 動作時)

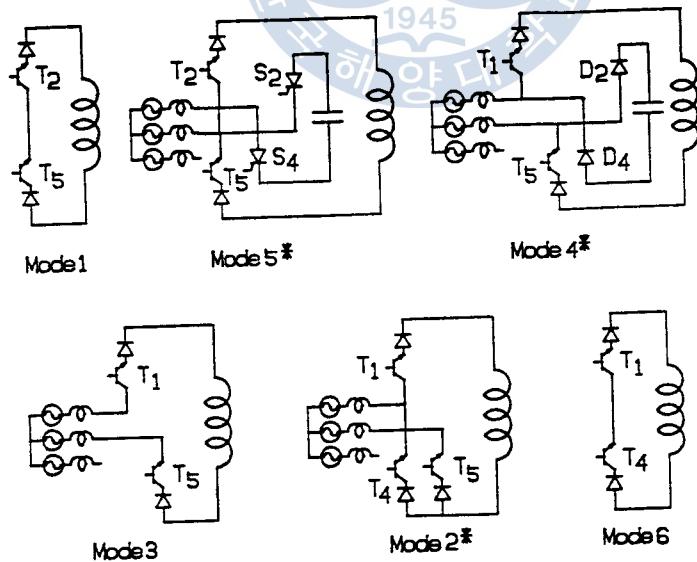


圖 5. 1/6 周期內의 각 모ード의 等價回路 (인버터 動作時)

설리액턴스를 1로 나타내기로 하다

[mode 1] : $0 \leq wt \leq \alpha$,

T_2 , T_5 가 on 상태이고, I_d 는 T_2 , T_5 를 통해서循環하며, T_1 이點弧할 때까지 계속되며, 다음 式이 成立한다

$$\begin{bmatrix} i_u \\ i_v \\ i_w \end{bmatrix} = 0, \quad \begin{bmatrix} e_d \\ i_c \end{bmatrix} = 0 \quad \dots \dots \dots \quad (8)$$

[mode 2] : $\alpha_1 \leq wt = \alpha_1 + u$.

T_1 이 on 상태로 되어 T_2 에서 T_1 으로 轉流가 이루어지는 期間이다. 轉流가 끝남과 同時에 T_2 는 逆바이어스되어 滯弧된다.

$$\frac{d}{d(wt)} \begin{bmatrix} i_u \\ i_v \\ i_w \end{bmatrix} = \frac{1}{2wl} \begin{bmatrix} e_{uv} \\ e_{vu} \\ 0 \end{bmatrix} \begin{bmatrix} e_d \\ i_e \end{bmatrix} = 0 \quad \dots \dots \dots \quad (9)$$

$$[\text{ mode } 3]: \quad \alpha_1 + u_1 \leq w_t \equiv \alpha_c - \delta$$

T_1, T_5 가 on 상태로 되어 出力側에 交流線間電壓이 印加되는 期間으로 S_1, S_5 가 點弧 할 때까지 계속된다

$$\begin{pmatrix} i_u \\ i_v \\ i_w \end{pmatrix} = \begin{pmatrix} I_d \\ -I_d \\ 0 \end{pmatrix}, \quad \begin{pmatrix} e_d \\ i_c \end{pmatrix} = \begin{pmatrix} e_{uv} \\ 0 \end{pmatrix} \quad \dots \dots \dots \quad (10)$$

[mode 4]: $\alpha_2 - \delta \leq wt \leq \alpha_1$

S_4 , S_5 가 點弧하여, 콘덴서에 蓄積된 電力을 電源에 回生하는 期間으로 T_4 가 點弧할 때까지 계속된다.

$$\frac{d}{d(wt)} \begin{bmatrix} i_u \\ i_v \\ i_w \end{bmatrix} = \frac{1}{2wl} \begin{bmatrix} e_u & -E_c \\ E_c & -e_{vw} \\ 0 & 0 \end{bmatrix}, \quad \begin{bmatrix} e_d \\ i_c \end{bmatrix} = \begin{bmatrix} E_c \\ i_u - I_d \end{bmatrix} \quad \dots \dots \dots (11)$$

[mode 5] : $\alpha_2 \leq wt \leq \alpha_2 - \delta + u_2$

T_4 가 點弧하여, T_5 에 흐르고 있던 I_d 가 콘덴서에 흘러, i_c 가 零이 될 때까지 이 mode 가 계속된다.

$$\frac{d}{d(wt)} \begin{pmatrix} i_u \\ i_v \\ i_w \end{pmatrix} = \frac{1}{2wl} \begin{pmatrix} e_{uv} - E_c \\ E_c - e_{uv} \\ 0 \end{pmatrix}, \quad \begin{pmatrix} e_d \\ i_c \end{pmatrix} = \begin{pmatrix} 0 \\ i_u \end{pmatrix} \quad \dots\dots\dots (12)$$

[mode 6] : $\alpha_2 - \delta + u_2 \leq wt \leq \pi/3$

콘덴서에 흐르는 電流가 零이 될 때까지 계속된다.

$$\begin{pmatrix} i_u \\ i_v \\ i_w \end{pmatrix} = 0, \quad \begin{pmatrix} e_d \\ i_c \end{pmatrix} = 0 \quad \dots\dots\dots (13)$$

또한, 인버터動作을 考察해 보면, 이 때의 mode 2*, mode 4*, mode 5* 는 上記의 式(9), 式(11), 式(12)과 같은 回路方程式이 成立하며, mode 的 進行順序는 $1 \rightarrow 5^* \rightarrow 4^* \rightarrow 3 \rightarrow 2^* \rightarrow 6$ 으로 된다.

圖 6 은 1/6 周期에서의 e_d , i_u , i_c 의 波形을 나타낸다. (a) 가 콘버터動作時이고 (b) 가 인버터動作時이다. 이 그림에서 알 수 있듯이 $wt = \alpha_1$ 에서 i_u 는 增加하기 시작하여, $wt = \alpha_1 + u_1$ 에서 $i_u = I_d$ 가 되고 $wt = \alpha_2 - \delta$ 에서 $wt = \alpha_2 - \delta + u_2$ 사이에서 i_u 는 I_d 에서 부터 零까지 減少함을 알 수 있다. 以上의 事實로부터 다음 式이 成立한다.

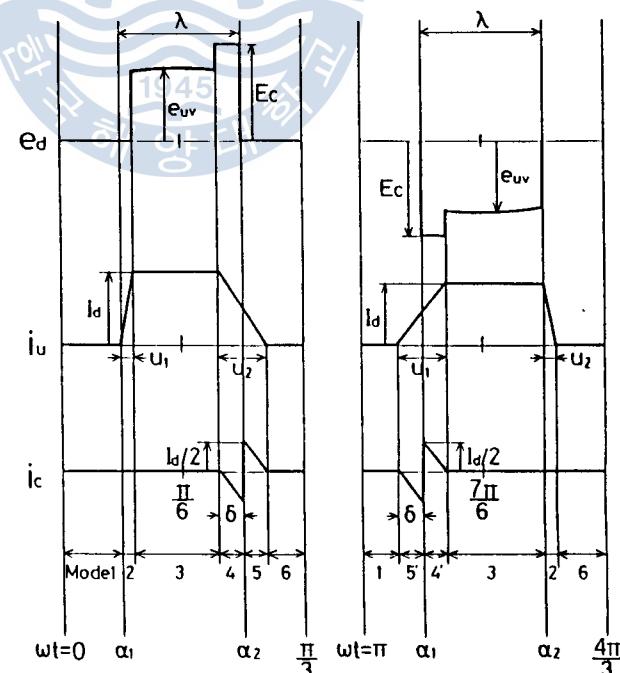


圖 6. 1/6 周期內의 e_d , i_u , i_c 의 波形

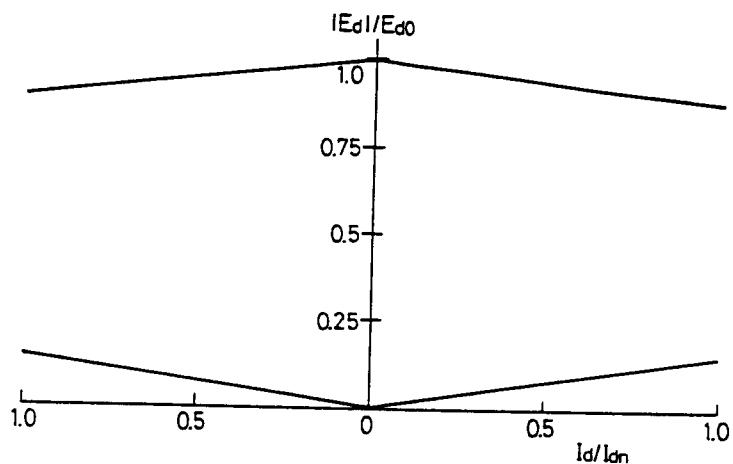


圖 8. E_d/E_{d0} 와 I_d/I_{dn} 의 關係 ($X_c=0.1$, $E_c/\sqrt{6} V = 1.5$)

1.5이다. I_d/I_{dn} 가 커지면 E_d/E_{d0} 는 減少하여 $I_d/I_{dn} = 1$ 일 때 콘버터, 인버터 모두 E_d/E_{d0} 가 0.88이다. 여기서는 두 개의 펄스가 分離해 있는 경우만을 고려했지만 펄스가 중첩되어 있어도 動作에는 아무런 支障을 초래하지 않을 뿐더러 E_d/E_{d0} 는 더욱 增加한다.

5. 回生用 인버터 處理電力과 콘덴서 容量의 決定

補助回路인 回生用 인버터의 定格을 決定하기 위해서는 콘덴서를 出入하는 有効電力에 注目하면 된다. 正常的으로는 $D_1 \sim D_6$ 를 通해서 吸收하는 電力과 $S_1 \sim S_6$ 를 通해서 回生하는 電力이 같고, 이것을 P_c 라고 하면 式(11)로부터 다음 式이 誘導된다.

$$P_c = \frac{3}{\pi} \cdot E_c \cdot \frac{1}{2wl} \int_{a_{r-\delta}}^{a_r} \int_{a_{r-\delta}}^{wt} (E_c - e_{uv}) d(wt) d(wt) \dots \dots \dots \quad (28)$$

上式의 e_{uv} 를 E_{uv} 로 하면 積分이 可能하여, 最大出力에 對한 比로써 P_c 를 나타내면 콘버터, 인버터 共히

$$P_c / E_{d0} \cdot I_d = \frac{\pi}{24} \frac{E_c/\sqrt{6} V \cdot X_c}{E_c/\sqrt{6} V - \cos \lambda/2} \cdot \left(\frac{I_d}{I_{dn}} \right)^2 \dots \dots \dots \quad (29)$$

이다.

式(29)로부터 알 수 있듯이 P_c 는 콘덴서電壓에 反比例하며, $E_c/\sqrt{6} V - \cos \lambda/2$)가 零에 接近하면 급속히 增加한다.

圖 9 是 $I_d/I_{dn} = 1 \text{ p.u.}$ 的時

$E_c / \sqrt{6} V$ 와 $P_c / E_{d0} \cdot I_d$ 의
 關係를 X_{pu} .를 파라미터로 하여 나타낸 것이다. $E_c / \sqrt{6} V$ 가 커질수록 P_c 는 작아지며 따라서 인버터의 容量도 작아짐을 알 수 있지만, 그 대신 素子耐壓이 問題가 된다. 素子耐壓을 考慮하여 $E_c / \sqrt{6} V$ 를 1.5程度로 選擇하면 回生用 인버터의 處理電力を $E_{d0} \cdot I_d$ 의 5% 以下로 抑制할 수 있어 容量이 작은 인버터構成이 可能하다. 다음으로 서의 容量이 充分히 커서 E_c 는 生에 依해 E_c 는 變動한다. 콘덴서容量과 電壓變動에 注目하고 하면

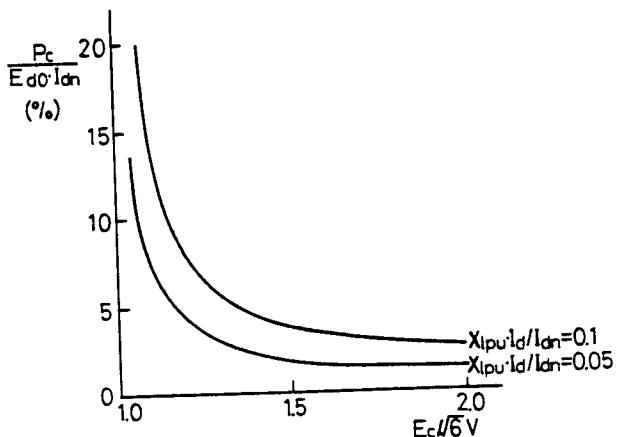


圖 9. $P_c/E_{d0} \cdot I_{dn}$ 과 $E_c/\sqrt{6} V$ 의 關係
 $(\cos \lambda/2 \approx 0)$

$$\Delta E_c = \frac{1}{w c} \int_{a_i}^{a_i + \delta} i_c d(wt) \\ = \frac{1}{2 \pi n^2 L c} \int_{a_i - \delta}^{a_i} \int_{a_i - \delta}^{wt} (E_c - e_{uv}) d(wt) d(wt) \dots \dots \dots \quad (30)$$

으로 주어진다. E_c 에 의해 ΔE_c 가 충분히 작고 $E_c - \epsilon_{uv}$ 를 일정으로 가정하면 式(18) (19), (21), (30)으로부터

$$\triangle E_c = \frac{l}{4c} \cdot \frac{I_d^2}{E_c - \sqrt{\frac{6}{\pi}} V \cos \lambda/2} \quad \dots \dots \dots \quad (31)$$

w_c 를 단위 드미터스로 규격화한 값을 X_{cpu} 라 하면 X_{cpu}/X_{pu} 와 $\Delta E_c/E_c$ 의 관계는 式

(31)로부터

$$\frac{X_{cpu}}{X_{pu}} = \pi^2 / 144 \cdot \frac{E_c / \sqrt{6} V}{E_c / \sqrt{6} V - \cos \lambda / 2} \left(\frac{I_d}{I_{dn}} \right)^2 \cdot \frac{E_c}{\Delta E_c} \quad \dots \dots \dots (32)$$

圖 10 은 X_{cpu} / X_{pu} 와 $\Delta E_c / E_c$ 의 關係를 $E_c / \sqrt{6} V$ 를 파라미터로 表示한 圖形이다.

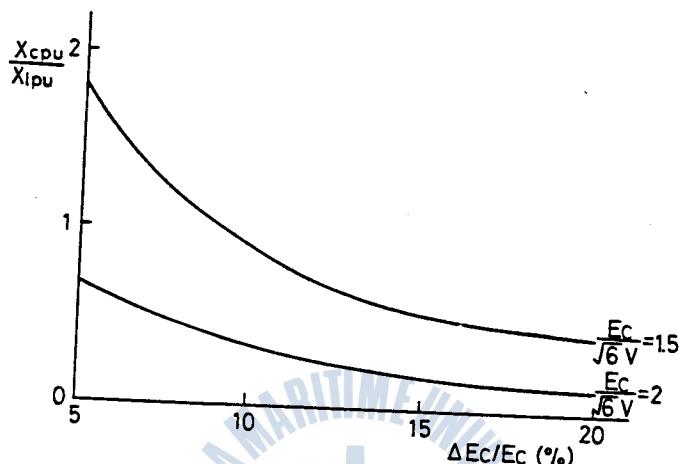


圖 10. X_{cpu} / X_{pu} 와 $\Delta E_c / E_c$ 의 關係 ($\cos \frac{\lambda}{2} \approx 0$, $I_d / I_{dn} = 1$)

上記圖로부터 $E_c / \sqrt{6} V = 1.5$, $X_{cpu} / X_{pu} = 1$ 로 하면 콘텐서의 電壓變動率은 10 % 以下로 抑制할 수 있음을 알 수 있다.

6. 基本波力率과 高調波

PWM 콘버터의 最大의 長點은 電源電壓과 同位相의 電流를 流하게 할 수 있다는 것 이다. 하지만 轉流期間과 回生期間이 存在하기 때문에 基本波力率은 1보다 조금 작은 값을 취할 것으로 豐想된다. 또한 PWM 펄스가 2이기 때문에 5次를 包含한 高調波가 存在한다. 基本波力率과 高調波成分을 定量的으로 確認하기 為해 圖 6의 i_u 的 波形을 Fourier 變換하면

$$i(wt) = \sum_{n=1,3,\dots}^{\infty} a_n \sin nwt + \sum_{n=1,3,\dots}^{\infty} b_n \cos nwt \quad \dots \dots \dots (33)$$

$$단, \quad a_n = \frac{8 I_d}{\pi n^2} \cos \frac{n\pi}{6} \left[\frac{1}{u_1} \cos \frac{n(\pi - \lambda + u_1)}{2} \cdot \sin \frac{nu_1}{2} - \frac{1}{u_2} \cos \frac{n(\pi + \lambda)}{2} \sin \frac{nu_2}{2} \right]$$

$$b_n = \frac{8 I_d}{\pi n^2} \cos \frac{n\pi}{6} \left[\frac{1}{u_2} \sin \frac{n(\pi + \lambda)}{2} \cdot \sin \frac{nu_1}{2} - \frac{1}{u_1} \sin \frac{n(\pi - \lambda + u_1)}{2} \sin \frac{nu_1}{2} \right]$$

이다.

上式으로부터 基本波力率과 n 次高調波 成分의 實效值 I_n 을 求하면 다음과 같다.

$$I_n = \left(\frac{4\sqrt{2}}{\pi n^2} I_d \cos \frac{n\pi}{6} \right) \cdot \left[\frac{1}{u_1^2} \sin^2 n \left(\frac{u_1}{2} \right) + \frac{1}{u_2^2} \sin^2 n \left(\frac{u_2}{2} \right) - 2 \frac{1}{u_1 u_2} \sin n \left(\frac{u_1}{2} \right) \sin n \left(\frac{u_2}{2} \right) \cos \left(\lambda - \delta + \frac{u_2 - u_1}{2} \right) \right]^{\frac{1}{2}} \dots \quad (35)$$

圖 11에 $\cos \Phi$ 및 n 次高調波의 實効值 I_n 과 λ 의 關係를 圖示한다. (a)는 콘버터 動作時이고 (b)는 인버터動作時이다. 이것을 보면 電源 누설리액턴스가 比較的 클 때 ($X_{pu} = 0.1_{pu}$)에도 轉流重複의 영향은 거의 없고 $\cos \Phi$ 는 全範圍에 걸쳐 거의 1이다. 이것은 $wt = \alpha_1 + \frac{\lambda}{2}$ 軸을 中心에 거의 軸對稱이 되게끔 콘버터에서는 $\alpha_2 - \delta$, 인버터에서는 $\alpha_1 - \delta$ 에 回生期間의 開始 timing을 選定했기 때문이다.

따라서 X_{pu} 가 비교적 큰 裝置에서의 基本波力率을 1로 維持함에는 상당히 有効한 制御方式으로 생각된다.

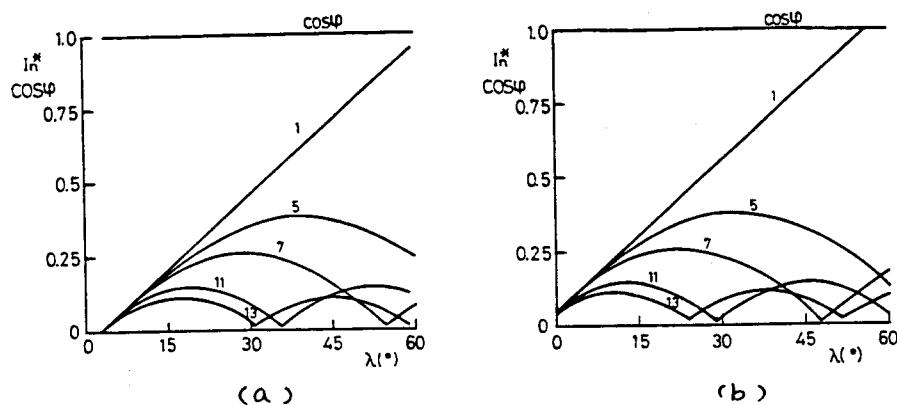


圖 11. 基本波力率 및 高調波成分과 λ 의 關係
 $(X_c \cdot I_d / I_{dn} = 0.1, \delta = 7.2^\circ, I_n^* = \pi \cdot I_n / \sqrt{6} \cdot I_d)$

7. 結論

電源누설리액턴스가 비교적 큰 境遇의 轉流에너지의 處理를 考慮한 PWM制御 콘버터方式을 提案하여, 그것을 超電導 코일을 利用한 超電導에너지 貯藏裝置의 變換裝置에 應用할 境遇의 回路構成, 制御方式 및 動作解析等을 理論的으로 檢討, 評價하여 다음과 같은 結果를 얻었다.

- (1) 轉流 surge 電壓의 抑制와 이 때 吸收한 轉流에너지를 電源에 回生하는 새로운 PWM 制御電力變換器方式을 提案하였다.
- (2) 轉流에너지의 回生타이밍을 轉流期間이 긴 部分에 同期시킴으로써 補助回路의 處理電力を 從來方式에 比해 $1/4$ 로 減少시켰다.
- (3) 콘덴서의 電壓變動率을 10% 以下로 抑制하기 為해서는 $X_{pu} = X_{cpu}$ 程度의 콘덴서容量이면 充分함을 알았다.
- (4) 實驗에 依해 콘버터動作, 인버터動作 共히 安定的으로 運轉됨을 確認하였다.

參 考 文 獻

1. R. W. Boom, et al.; Wisconsin Super Conducting Energy Storage Project, Vol. 1, 1974.
2. W. McMurry; A Study of Asymmetrical Firing for Phase Controlled Converter, IEEE Trans. on Industrial App. Vol. 1A-8, No. 3, 1972.
3. N. Sato et al.; Proc. of International symp. on S. M. E. S, OSAKA 8~10 Oct., 1979.
4. 金, 林, 佐藤; 超電導エネルギー貯藏用電力變換器の非對稱制御における轉流相互影響, 昭和 60 年電氣學會全國大會, No. 925.